

패턴매립형기판(ETS)

(주) 심텍 - SIMMTECH. Co. Ltd

■ 기업소개

반도체용 PCB 세계 1위 기업으로서, 1987년 설립 이후 반도체 및 통신기기용 PCB에만 선택과 집중을 해 온 기업입니다. 그 동안 축적된 기술력과 제조경쟁력을 바탕으로 세계 일류 기업들에게 다변화된 제품을 공급하고 있습니다.

심텍의 주요 제품군은 반도체 메모리를 확장시키는 모듈용 PCB와 각종 반도체 칩 조립에 필수적인 서브스트레이트 그리고 휴대폰용 빌드업 기판 등이 있습니다.

특히, 모듈용 PCB 및 DRAM패키지용 BOC 서브스트레이트는 세계시장 점유율 1위로서 지식경제부로부터 세계일류화상품으로 지정되었으며, 전세계 PC의 3대중 1대에는 심텍이 만든 PCB가 들어가 있습니다. 또한 세계 모든 주요 반도체 제조회사에게 제품을 공급하고 있어 품질 및 기술력이 입증 되었습니다.

심텍은 적기 투자 및 끊임없는 공정기술 개발, 그리고 특화된 생산라인을 통해 품질, 기술, 납기 등에서 경쟁우위를 유지하고 있습니다. 또한, 차세대 기술 개발에 핵심 역량을 총 결집하여 세계 초일류 기업들과 어깨를 나란히 하고 있습니다. 앞으로도 기업의 핵심가치인 'Integrity'를 바탕으로 21세기 세계 초일류 기업을 향해 힘차게 비상할 것입니다.

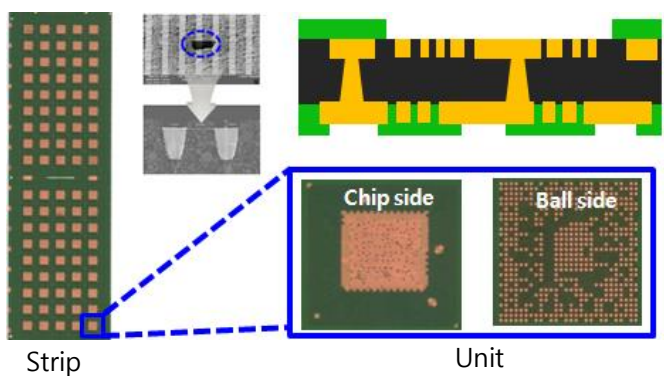
■ 기업연혁

- 1987 회사 설립
- 1988 PCB 제 1공장 완공
- 1993 기업부설연구소 설립
- 1996 국내최초 BGA 전용 생산라인 준공
- 1996 PCB 제 2공장 완공
- 1997 5천만불 수출탑 수상
- 2000 코스닥시장 등록
- 2005 제 3공장 완공 (Substrate 전용)
- 2005 제 4공장, R&D 센터 완공
- 2007 제 5공장 완공 (FC-CSP 라인)
- 2008 세계일류상품 선정 (MMB/BOC)
- 2011 PCB 중국 시안 공장 (신태전자) 완공
- 2011 제 48회 무역의 날 5억불 수출의 탑 수상
- 2014 SKhynix 동반성장데이 우수 협력사상 수상
- 2015 삼성전자로 부터 "Best Partner Award" 수상
- 2015 SIMMTECH Academy 설립
- 2016 일본 서브스트레이트 전문 제조 회사 이스턴인수

■ 제품개요 및 제품 사진

* 패턴매립형기판 (ETS) 란 ?

반도체용인쇄회로기판에 적용되는 공법으로써, 종래의 기판은 패턴이 절연층 상부에 돌출형태의 구조를 가지고 있으나, 본 제품은 회로 패턴을 절연층 안쪽에 매립시켜 초미세회로 구현 (High Density I/O) 및 고신뢰성을 제공하는 기판



■ 기업전경



Factory (청주)



R&D Center (오창)

< 패턴매립형기판의 반도체 실장 모습 >

